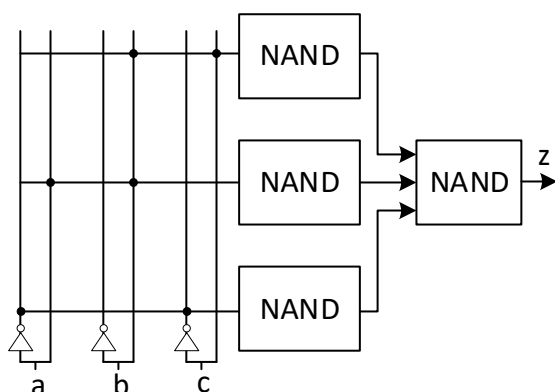


C'è una sola risposta corretta per ogni domanda

Usare lo spazio bianco sul retro del foglio per appunti, se serve



1) La rete disegnata di sopra riconosce un numero di stati di ingresso pari a:

- a) 6
- b) 5
- c) 4
- d) Nessuna delle precedenti

2) Nella rappresentazione in base $\beta > 2$ (β pari) su n cifre del numero naturale $\frac{\beta^{n-1}}{2} - 1$ ci sono

- a) n cifre diverse da 0
- b) $n - 1$ cifre diverse da 0
- c) 1 cifra diversa da 0
- d) Nessuna delle precedenti

MOVb \$costante, indirizzo

3) Nel calcolatore visto a lezione, prelevare ed eseguire l'istruzione scritta sopra richiederebbe un numero di letture/scritture di byte in memoria pari a

- a) 3
- b) 5
- c) 6
- d) Nessuna delle precedenti

4) Il flag FI di un'interfaccia parallela di ingresso viene

- a) Settato dopo un handshake con il dispositivo
- b) Resettato dopo un handshake con il dispositivo
- c) Settato dopo una lettura del processore
- d) Nessuna delle precedenti

5) La somma di tempi $T_{a_monte} + T_{a_valle}$ contribuisce a vincolare il periodo di clock nelle reti

- a) Sequenziali sincronizzate in generale (di Moore, Mealy, Mealy Rit.)
- b) Sequenziali sincronizzate di Moore
- c) Sequenziali sincronizzate di Mealy
- d) Nessuna delle precedenti

6) Ad un D-latch viene data in ingresso la lista dei seguenti stati: $\{d, c\} = \{0,0\}, \{1,0\}, \{1,1\}, \{0,0\}$. Alla fine della sequenza l'uscita:

- a) Oscilla
- b) Ha una tensione nella fascia di indeterminazione
- c) Vale un bit a caso
- d) Nessuna delle precedenti

7) Data la nota espressione matematica per la legge di rappresentazione dei numeri interi in complemento alla radice, $A = |a|_{\beta^n}$, si deduce che la rappresentazione dell'intero -75 su 2 cifre in base 10 è

- a) $A = 25$
- b) $A = 925$
- c) $A = 125$
- d) Nessuna delle precedenti

S0: begin WAIT<=k; OUT<=1; STAR<=S1; end

S1: begin WAIT<=WAIT-1;

STAR<=(WAIT==j)?S2:S1; end

S2: begin OUT<=0; [...]; end

8) Nella descrizione scritta sopra, assumendo $k \geq j$, OUT vale 1 per:

- a) $k - j$ clock
- b) $k - j + 1$ clock
- c) $k - j + 2$ clock
- d) Nessuna delle precedenti

var0: .BYTE 0x30, 0x31

var1: .WORD 0x100, 0x120

var2: .LONG var0+3

...

MOV var2, %EBX

MOV (%EBX), %AL

9) Alla fine del segmento di codice scritto sopra, AL contiene

- a) 0x01
- b) 0x20
- c) var0+3
- d) Nessuna delle precedenti

10) La lista degli implicant principali essenziali di una legge combinatoria:

- a) È sempre una lista di copertura non ridondante
- b) È sempre una lista di copertura, che però può essere ridondante
- c) Non necessariamente è una lista di copertura
- d) Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

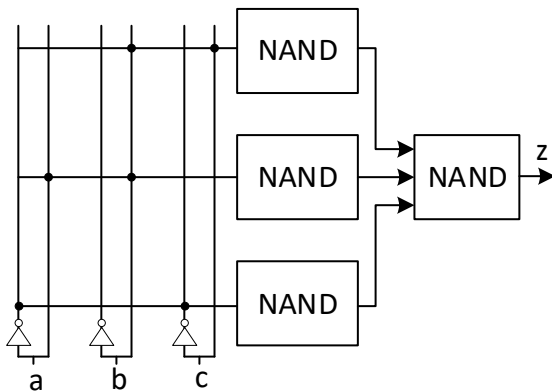
<https://forms.gle/KRaFDxCnsX58ATAs7>

<http://bit.ly/4kHHauG>

♥ - *cuori*

Barrare **una sola risposta** per domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



1) La rete disegnata di sopra riconosce un numero di stati di ingresso pari a:

- a) 6
- b) 5
- c) 4
- d) Nessuna delle precedenti

2) Nella rappresentazione in base $\beta > 2$ (β pari) su n cifre del numero naturale $\frac{\beta^{n-1}}{2} - 1$ ci sono

- a) n cifre diverse da 0
- b) $n - 1$ cifre diverse da 0
- c) 1 cifra diversa da 0
- d) Nessuna delle precedenti

MOVb \$costante, indirizzo

3) Nel calcolatore visto a lezione, prelevare ed eseguire l'istruzione scritta sopra richiederebbe un numero di letture/scritture di byte in memoria pari a

- a) 3
- b) 5
- c) 6
- d) Nessuna delle precedenti

4) Il flag FI di un'interfaccia parallela di ingresso viene

- a) Settato dopo un handshake con il dispositivo
- b) Resettato dopo un handshake con il dispositivo
- c) Settato dopo una lettura del processore
- d) Nessuna delle precedenti

5) La somma di tempi $T_{a_monte} + T_{a_valle}$ contribuisce a vincolare il periodo di clock nelle reti

- a) Sequenziali sincronizzate in generale (di Moore, Mealy, Mealy Rit.)
- b) Sequenziali sincronizzate di Moore
- c) Sequenziali sincronizzate di Mealy
- d) Nessuna delle precedenti

6) Ad un D-latch viene data in ingresso la lista dei seguenti stati: $\{d, c\} = \{0,0\}, \{1,0\}, \{1,1\}, \{0,0\}$. Alla fine della sequenza l'uscita:

- a) Oscilla
- b) Ha una tensione nella fascia di indeterminazione
- c) Vale un bit a caso
- d) Nessuna delle precedenti

7) Data la nota espressione matematica per la legge di rappresentazione dei numeri interi in complemento alla radice, $A = |a|_{\beta^n}$, si deduce che la rappresentazione dell'intero -75 su 2 cifre in base 10 è

- a) $A = 25$
- b) $A = 925$
- c) $A = 125$
- d) Nessuna delle precedenti

```
S0: begin WAIT<=k; OUT<=1; STAR<=S1; end
S1: begin WAIT<=WAIT-1;
      STAR<=(WAIT==j)?S2:S1; end
S2: begin OUT<=0; [...]; end
```

8) Nella descrizione scritta sopra, assumendo $k \geq j$, OUT vale 1 per:

- a) $k - j$ clock
- b) $k - j + 1$ clock
- c) $k - j + 2$ clock
- d) Nessuna delle precedenti

```
var0: .BYTE 0x30, 0x31
var1: .WORD 0x100, 0x120
var2: .LONG var0+3
```

```
...
MOV  var2, %EBX
MOV  (%EBX), %AL
```

9) Alla fine del segmento di codice scritto sopra, AL contiene

- a) 0x01
- b) 0x20
- c) var0+3
- d) Nessuna delle precedenti

10) La lista degli implicant principali essenziali di una legge combinatoria:

- a) È sempre una lista di copertura non ridondante
- b) È sempre una lista di copertura, che però può essere ridondante
- c) Non necessariamente è una lista di copertura
- d) Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

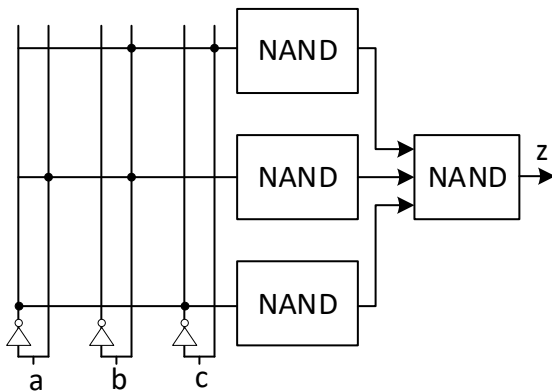
<https://forms.gle/KRaFDxCnsX58ATAs7>

<http://bit.ly/4kHHauG>

◆ - *quadri*

Barrare **una sola risposta** per domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



1) La rete disegnata di sopra riconosce un numero di stati di ingresso pari a:

- a) 6
- b) 5
- c) 4
- d) Nessuna delle precedenti

2) Nella rappresentazione in base $\beta > 2$ (β pari) su n cifre del numero naturale $\frac{\beta^{n-1}}{2} - 1$ ci sono

- a) n cifre diverse da 0
- b) $n - 1$ cifre diverse da 0
- c) 1 cifra diversa da 0
- d) Nessuna delle precedenti

MOVb \$costante, indirizzo

3) Nel calcolatore visto a lezione, prelevare ed eseguire l'istruzione scritta sopra richiederebbe un numero di letture/scritture di byte in memoria pari a

- a) 3
- b) 5
- c) 6
- d) Nessuna delle precedenti

4) Il flag FI di un'interfaccia parallela di ingresso viene

- a) Settato dopo un handshake con il dispositivo
- b) Resettato dopo un handshake con il dispositivo
- c) Settato dopo una lettura del processore
- d) Nessuna delle precedenti

5) La somma di tempi $T_{a_monte} + T_{a_valle}$ contribuisce a vincolare il periodo di clock nelle reti

- a) Sequenziali sincronizzate in generale (di Moore, Mealy, Mealy Rit.)
- b) Sequenziali sincronizzate di Moore
- c) Sequenziali sincronizzate di Mealy
- d) Nessuna delle precedenti

6) Ad un D-latch viene data in ingresso la lista dei seguenti stati: $\{d, c\} = \{0,0\}, \{1,0\}, \{1,1\}, \{0,0\}$. Alla fine della sequenza l'uscita:

- a) Oscilla
- b) Ha una tensione nella fascia di indeterminazione
- c) Vale un bit a caso
- d) Nessuna delle precedenti

7) Data la nota espressione matematica per la legge di rappresentazione dei numeri interi in complemento alla radice, $A = |a|_{\beta^n}$, si deduce che la rappresentazione dell'intero -75 su 2 cifre in base 10 è

- a) $A = 25$
- b) $A = 925$
- c) $A = 125$
- d) Nessuna delle precedenti

```
S0: begin WAIT<=k; OUT<=1; STAR<=S1; end
S1: begin WAIT<=WAIT-1;
      STAR<=(WAIT==j)?S2:S1; end
S2: begin OUT<=0; [...]; end
```

8) Nella descrizione scritta sopra, assumendo $k \geq j$, OUT vale 1 per:

- a) $k - j$ clock
- b) $k - j + 1$ clock
- c) $k - j + 2$ clock
- d) Nessuna delle precedenti

```
var0: .BYTE 0x30, 0x31
var1: .WORD 0x100, 0x120
var2: .LONG var0+3
```

```
...
MOV  var2, %EBX
MOV  (%EBX), %AL
```

9) Alla fine del segmento di codice scritto sopra, AL contiene

- a) 0x01
- b) 0x20
- c) var0+3
- d) Nessuna delle precedenti

10) La lista degli implicanti principali essenziali di una legge combinatoria:

- a) È sempre una lista di copertura non ridondante
- b) È sempre una lista di copertura, che però può essere ridondante
- c) Non necessariamente è una lista di copertura
- d) Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

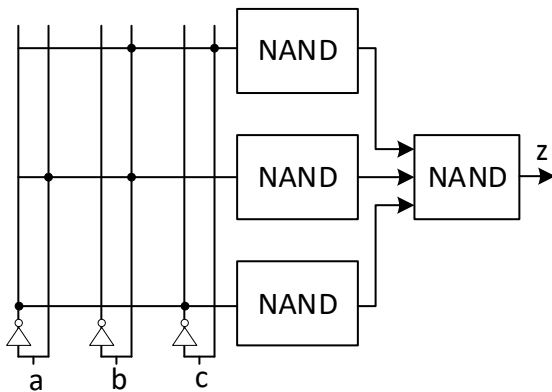
<https://forms.gle/KRaFDxCnsX58ATAs7>

<http://bit.ly/4kHHauG>

♣ - *fiori*

Barrare **una sola risposta** per domandaIl punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



1) La rete disegnata di sopra riconosce un numero di stati di ingresso pari a:

- a) 6
- b) 5
- c) 4
- d) Nessuna delle precedenti

2) Nella rappresentazione in base $\beta > 2$ (β pari) su n cifre del numero naturale $\frac{\beta^{n-1}}{2} - 1$ ci sono

- a) n cifre diverse da 0
- b) $n - 1$ cifre diverse da 0
- c) 1 cifra diversa da 0
- d) Nessuna delle precedenti

MOVb \$costante, indirizzo

3) Nel calcolatore visto a lezione, prelevare ed eseguire l'istruzione scritta sopra richiederebbe un numero di letture/scritture di byte in memoria pari a

- a) 3
- b) 5
- c) 6
- d) Nessuna delle precedenti

4) Il flag FI di un'interfaccia parallela di ingresso viene

- a) Settato dopo un handshake con il dispositivo
- b) Resettato dopo un handshake con il dispositivo
- c) Settato dopo una lettura del processore
- d) Nessuna delle precedenti

5) La somma di tempi $T_{a_monte} + T_{a_valle}$ contribuisce a vincolare il periodo di clock nelle reti

- a) Sequenziali sincronizzate in generale (di Moore, Mealy, Mealy Rit.)
- b) Sequenziali sincronizzate di Moore
- c) Sequenziali sincronizzate di Mealy
- d) Nessuna delle precedenti

6) Ad un D-latch viene data in ingresso la lista dei seguenti stati: $\{d, c\} = \{0,0\}, \{1,0\}, \{1,1\}, \{0,0\}$. Alla fine della sequenza l'uscita:

- a) Oscilla
- b) Ha una tensione nella fascia di indeterminazione
- c) Vale un bit a caso
- d) Nessuna delle precedenti

7) Data la nota espressione matematica per la legge di rappresentazione dei numeri interi in complemento alla radice, $A = |a|_{\beta^n}$, si deduce che la rappresentazione dell'intero -75 su 2 cifre in base 10 è

- a) $A = 25$
- b) $A = 925$
- c) $A = 125$
- d) Nessuna delle precedenti

```
S0: begin WAIT<=k; OUT<=1; STAR<=S1; end
S1: begin WAIT<=WAIT-1;
      STAR<=(WAIT==j)?S2:S1; end
S2: begin OUT<=0; [...]; end
```

8) Nella descrizione scritta sopra, assumendo $k \geq j$, OUT vale 1 per:

- a) $k - j$ clock
- b) $k - j + 1$ clock
- c) $k - j + 2$ clock
- d) Nessuna delle precedenti

```
var0: .BYTE 0x30, 0x31
var1: .WORD 0x100, 0x120
var2: .LONG var0+3
```

```
...
MOV    var2, %EBX
MOV    (%EBX), %AL
```

9) Alla fine del segmento di codice scritto sopra, AL contiene

- a) 0x01
- b) 0x20
- c) var0+3
- d) Nessuna delle precedenti

10) La lista degli implicant principali essenziali di una legge combinatoria:

- a) È sempre una lista di copertura non ridondante
- b) È sempre una lista di copertura, che però può essere ridondante
- c) Non necessariamente è una lista di copertura
- d) Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/KRaFDxCnsX58ATAs7>

<http://bit.ly/4kHHauG>

♠ - *picche*