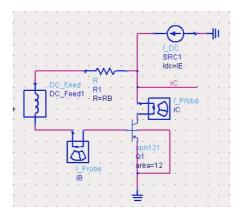
Lab 2: npn121

Consideriamo il transistore npn121 disponibile nella libreria PRIMLIB e impostiamo la sua lunghezza di emettitore a $12~\mu m$. Siamo interessati a valutarne le prestazioni dinamiche e quelle in termini di rumore nella configurazione a emettitore comune, al variare della corrente di collettore e mantenendo costante la tensione collettore-emettitore.

Guida alla simulazione

1. **Polarizzazione** ($V_{CE} = 1,65$ V): consideriamo il circuito di polarizzazione mostrato nella figura seguente.



- a. Determinare un'espressione per il valore della resistenza RB in modo tale che V_{CE} si mantenga all'incirca costante a 1,65 V al variare della corrente IE tra 200 μ A e 2 mA. Suggerimento: determinare mediante un'analisi parametrica il valore di RB che soddisfa la condizione V_{CE} = 1,65 V per un valore fissato di IE (per es. 1 mA) e utilizzarlo in un'opportuna espressione, che contiene IE, nel campo valore della resistenza RB. Per fare ciò si trascuri la variazione della tensione V_{BE} e del guadagno statico di corrente h_{FE} con la corrente IE.
- b. Graficare V_{CE} in funzione della corrente IE nell'intervallo considerato per verificare che si mantenga pressoché costante intorno al valore di 1,65 V.
- 2. **Analisi AC**: inserire, in ingresso e uscita, due porte con impedenza interna pari a $50 \,\Omega$, disaccoppiate in DC (mediante il componente DC_block). La porta in ingresso (num = 1) deve agire anche come sorgente in AC (componente P_AC), mentre quella di uscita può essere una semplice terminazione (num = 2) 1 .
 - a. Graficare il modulo del guadagno di corrente in cortocircuito ic/ib alla frequenza f = 2,44 GHz al variare di IE tra 200 μ A e 2 mA μ A e V_{CE} = 1,65 V;
 - b. determinare la frequenza di taglio f_T per IE = 500 μ A e V_{CE} = 1,65 V.
- 3. Analisi rumore: analisi parametri S alla frequenza 2,44 GHz
 - a. Graficare l'andamento della cifra di rumore minima NFmin e della resistenza di sorgente ottima al variare della corrente IE tra 200 μ A e 2 mA con V_{CE} = 1,65 V.
 - b. Determinare la corrente IE che minimizza NFmin e la corrispondente resistenza di sorgente ottima.

¹ Per la simulazione del guadagno di corrente in cortocircuito (punti 2.a e 2.b), è opportuno disattivare la terminazione di uscita cortocircuitandola. Riattivarla poi per le simulazioni al punto 3.