

C'è una sola risposta corretta per ogni domanda
Usare lo spazio bianco sul retro del foglio per appunti, se serve

1) è necessario montare un chip di RAM $1k \times 8bit$ su un bus indirizzi a 12 fili, in modo che risponda al range di indirizzi 'H800-'HBFF. Un'espressione logica per la maschera che genera il select per il chip è:

- $/s = \overline{a_{11}} + a_{10} + a_9 + a_8$
- $/s = a_{11} \cdot \overline{a_{10}} \cdot \overline{a_9} \cdot \overline{a_8}$
- $/s = \overline{a_{11}} + a_{10}$
- Nessuna delle precedenti

2) Le sintesi in forma canonica PS e a NAND di una rete combinatoria:

- Hanno sempre lo stesso costo
- Hanno in genere costi differenti**
- Nessuna delle precedenti

3) Dato il naturale A , indicando con \overline{A} , il suo complemento e con A_{est} la sua estensione, abbiamo:

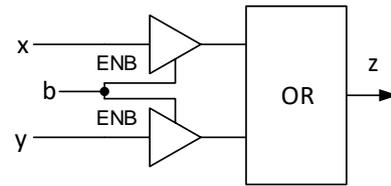
- $A = A_{est}, \overline{A} = \overline{A_{est}}$
- $A = A_{est}, \overline{A} \neq \overline{A_{est}}$**
- $A \neq A_{est}, \overline{A} \neq \overline{A_{est}}$
- Nessuna delle precedenti

4) Un sommatore a una cifra in base 6 ha in ingresso $X = 101, Y = 010, C_{in} = 0$. Lo stato di uscita è:

- $Z = 111, C_{out} = 0, Ow = 1$
- $Z = 001, C_{out} = 1, Ow = 1$
- $Z = 001, C_{out} = 1, Ow = 0$**
- Nessuna delle precedenti

5) In complemento alla radice in base $\beta = 12$ su una cifra, la rappresentazione dell'intero -4 è codificata come:

- 1000**
- 1100
- 0100
- Nessuna delle precedenti

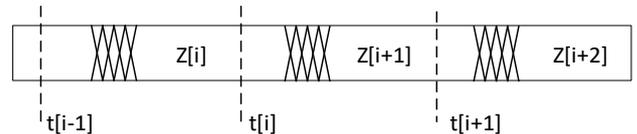


6) L'uscita z della rete di figura, quando $b = 0$:

- È in alta impedenza
- È una tensione nella fascia di indeterminazione
- Oscilla
- Nessuna delle precedenti**

7) Nella scomposizione di una rete in Parte Operativa/ Parte Controllo (PO/PC) vista a lezione (e priva di registro MJR):

- La PO è una rete di Moore, la PC di Mealy
- La PO è una rete di Mealy, la PC di Moore**
- Entrambe sono reti di Mealy
- Entrambe sono reti di Moore



8) La temporizzazione sopra scritta riguarda lo stato di uscita di una rete sincronizzata. Tale rete è:

- Di Moore o di Mealy**
- Di Moore o di Mealy ritardato
- Di Mealy o di Mealy ritardato
- Nessuna delle precedenti

9) L'istruzione Assembler MUL %CX

- Scrive il risultato in %ECX
- Scrive il risultato in %DX_%AX**
- Scrive il risultato in %EAX
- Nessuna delle precedenti

10) Per settare i bit di posto dispari di %AL scrivo

- AND \$0xAA, %AL
- OR \$0xAA, %AL**
- XOR \$0xAA, %AL
- Nessuna delle precedenti

Cognome e nome: _____

Matricola: _____

<https://forms.gle/iFbMj1K5rSiNGbZ89>

<https://bit.ly/3eMzrP6>