

Materiale per il corso: Progettazione Sistemi Microelettronici (PSM) – Modulo Microelettronica Analogica. AA 2018-19

Materiale Obbligatorio: (All'interno della directory "lecture_notes")

Argomenti	File	Parti <u>NON</u> incluse nel programma 2018
Flusso di progetto full-custom. Strumenti CAD, verifiche. Processo CMOS Standard. (in Inglese)	Analog_Design_Flow_V3.pdf	
Componenti passivi: resistori, condensatori e induttori (cenni) integrati. (In Inglese)	Passive_components_V2.pdf	
Layout e modelli di MOSFET e BJT. Calcolo resistenze viste per casi salienti. (In Inglese)	Integrated_MOS_BJT_V3.pdf	
Slides dell'esercitazione del 2 aprile 2019. Parte del materiale è già presente nel documento precedente. Vedere solo la degenerazione di source / emettitore e l'espressione del prodotto g_{mR_d} e g_{mR_o} .	Ese_slides_2_4_2019.pdf	
Introduzione agli errori di processo. Modello di Pelgrom	Process_errors.pdf	
Errori di matching, specchi di corrente, coppie differenziali, amplificatori a singolo stadio e riferimenti a Band-Gap. (In Italiano)	libro_Rid_2017.pdf	1) Specchio cascode a BJT con amplificazione di corrente (pp.24-25). 2) Amplific. BJT carico a specchio (par. 4.4) 3) Analisi teorica tensione di band-gap (pp. 76-77) 4) Traslatori di tensione (par. 5.2)
Analisi della struttura cascode a MOSFET	cascode_struct.pdf	
Specchi cascode a larga dinamica a sei MOSFET e cascode di precisione.	Wide_Swing_Cascode_Mirrors_V2.pdf	

Materiale per esercitazione di simulazione su amplificatore a BJT con carico a specchio di corrente. L'esercitazione non è stata tenuta per motivi di tempo ma è stata brevemente illustrata dal docente mediante proiezione. Il materiale relativo è consigliato, ma non obbligatorio per la preparazione dell'esame. File presente nella home directory del corso 2019.

File LTSpice predisposti e istruzioni (slides pdf).	bjt_amp.zip	Scompattare in una cartella vuota
---	-------------	-----------------------------------

CAD didattico

Il CAD didattico ha lo scopo di permettere agli studenti di progettare in modalità full-custom semplici celle analogiche. Il CAD è basato su strumenti disponibili in rete gratuitamente: per il progetto dello schema elettrico e le relative simulazioni si fa riferimento al programma LtSpice, mentre per il layout e le verifiche (DRC – LVS) viene impiegato lo strumento Glade, avente una interfaccia con l'utente molto simile a quella di strumenti professionali (Cadence Virtuoso™).

Il CAD utilizza un design kit didattico creato dal docente, facente riferimento ad un processo CMOS n-well a 0.25 μm . Come modelli per i dispositivi sono stati usati file “model” di processi reali, resi disponibili online attraverso il servizio MOSIS (USA). Il simulatore elettrico viene impiegato anche per alcune esercitazioni previste all'interno delle ore del corso.

Il materiale si trova nella cartella PDK ed è corredato di alcuni documenti pdf. In particolare, anche per gli studenti che non hanno intenzione di svolgere il progetto opzionale, si consiglia la consultazione per lo meno del manuale di processo.

Elenco del materiale presente nella cartella PDK

Nome file	Contenuto
psm_work.zip	Cartella compressa contenente tutti i file necessari per lo svolgimento dei progetti (Design-Kit), esclusi gli applicativi ltspice e glade che devono essere installati facendo riferimento ai rispettivi siti web.
DK_Installation.pdf	Istruzioni per l'installazione dei programmi richiesti e sulla predisposizione del design-kit
DRM_V5.pdf	Manuale del processo didattico. Si consiglia la consultazione anche a chi decide di non eseguire un progettino.
Programs_instructions.pdf	Istruzioni per l'uso dei programmi ltspice e glade, con particolare riferimento alla personalizzazione degli stessi effettuata dal design-kit
guidelines_for_projects.pdf	Regole per i progettini e consigli per lo svolgimento degli stessi.
BIPOL.zip	Contiene il file di model da utilizzare esclusivamente per simulazioni su circuiti a BJT- Previsto per una esercitazione non tenuta per mancanza di tempo.

Materiale opzionale: (all'interno della directory “optional material”)

Nome file	Contenuto
Lee_brief_history_analog_design_2007.pdf	Articolo sulla storia dell'elettronica analogica.
Dutton_Ward_JSSC_1978_charge_oriented_circuit_model.pdf	Articolo in cui veniva presentato per la prima volta il modello “orientato alla carica” delle capacità dei MOSFET
Pelgrom_JSSC_1989_Original_paper_on_Matching.pdf	Articolo di Pelgrom che introduce i concetti comunemente utilizzati per gli errori di matching.
Matching_ratios.pdf	Una trattazione riguardante la previsione della precisione di rapporti influenzati solo da errori di matching.
Rout_mirrors_BJT.pdf	Calcolo della resistenza di uscita degli specchi a BJT cascode e Wilson